



**INTELLECTUAL  
PROPERTY INDIA**

PATENTS | DESIGNS | TRADE MARKS  
GEOGRAPHICAL INDICATIONS



सत्यमेव जयते

भारत सरकार  
GOVERNMENT OF INDIA

पेटेंट कार्यालय  
THE PATENT OFFICE

पेटेंट प्रमाणपत्र  
PATENT CERTIFICATE  
(Rule 74 of The Patents Rules)

क्रमांक : 022124112  
SL No :



पेटेंट सं. / Patent No. : 430067  
आवेदन सं. / Application No. : 1666/MUM/2015  
फाइल करने की तारीख / Date of Filing : 24/04/2015  
पेटेंटी / Patentee : INDIAN INSTITUTE OF TECHNOLOGY, INDORE

प्रमाणित किया जाता है कि पेटेंटी को, उपरोक्त आवेदन में यथाप्रकटित DESIGN SPACE EXPLORATION OF AN OPTIMIZED HARDWARE TROJAN DETECTABLE/SECURED DATAPATH DURING HIGH LEVEL SYNTHESIS नामक आविष्कार के लिए, पेटेंट अधिनियम, 1970 के उपबंधों के अनुसार आज तारीख अप्रैल 2015 के चौबीसवें दिन से बीस वर्ष की अवधि के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled DESIGN SPACE EXPLORATION OF AN OPTIMIZED HARDWARE TROJAN DETECTABLE/SECURED DATAPATH DURING HIGH LEVEL SYNTHESIS as disclosed in the above mentioned application for the term of 20 years from the 24<sup>th</sup> day of April 2015 in accordance with the provisions of the Patents Act, 1970.



अनुदान की तारीख : 26/04/2023  
Date of Grant :

पेटेंट नियंत्रक  
Controller of Patent

**टिप्पणी** - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, अप्रैल 2017 के चौबीसवें दिन को और उसके पश्चात प्रत्येक वर्ष में उसी दिन देय होगी।

**Note.** - The fees for renewal of this patent, if it is to be maintained will fall / has fallen due on 24<sup>th</sup> day of April 2017 and on the same day in every year thereafter.